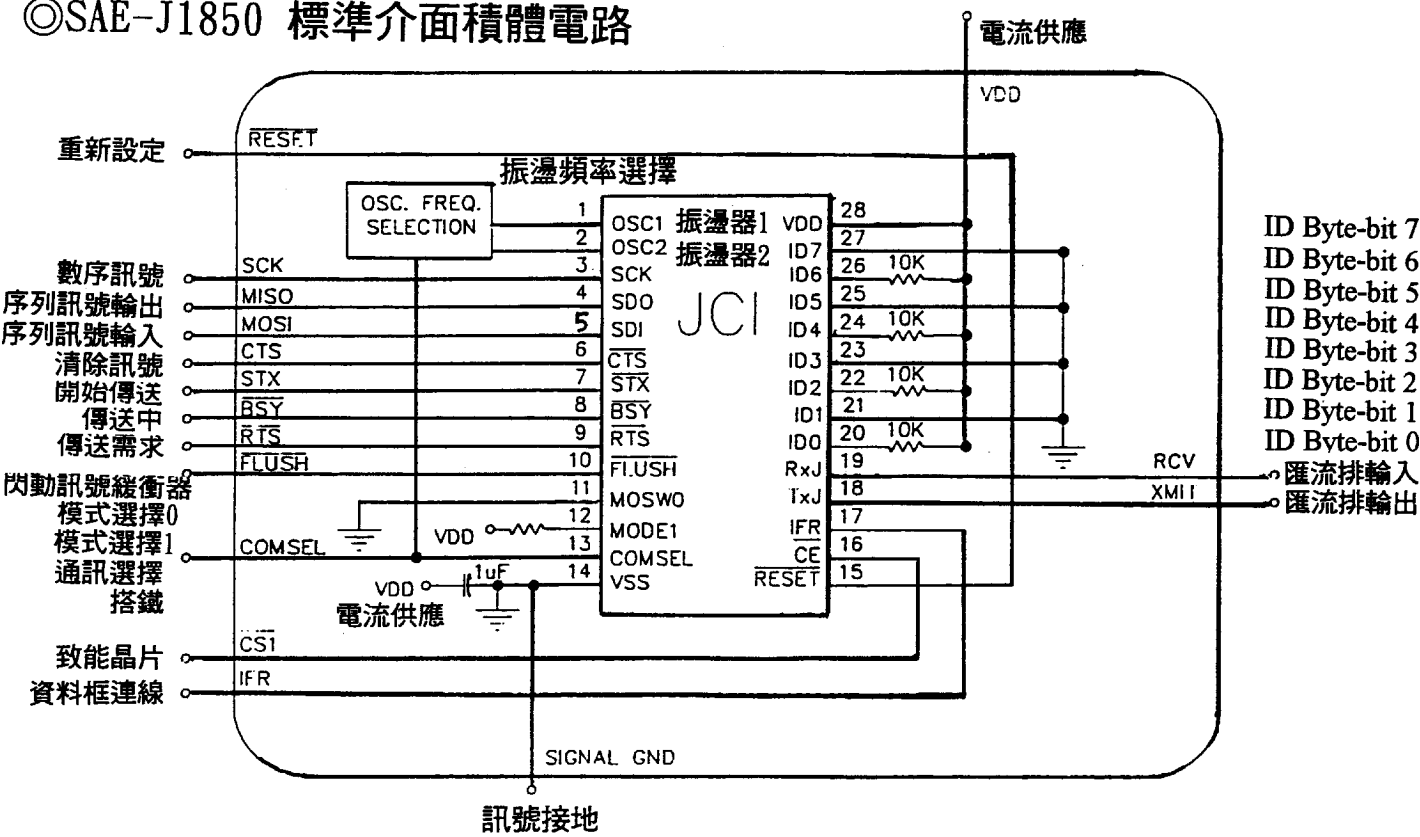


# ◎SAE-J1850 標準介面積體電路



# ◎ISO 9141-2 標準介面積體電路

